

IP Name	LR CROSS CHECK based on stereo matching IP
IP Version	1.0
Category	Digital Signal Processing > Accelerator
Description	Stereo matching is the process of finding corresponding pixels in a pair of stereo images a
Feature	- Algorithm : left right cross check - Maximum Clock frequency : 100 Mhz - Image size : 1280 x 960 - Output : 3D depth map, 30 fps at 80 Mhz
Foundry	Soft IP
Technology	65nm ≤ ~ < 90nm
IP Type	Soft IP
Format	Verilog
Silicon Verification Status	개발검증
적용된(될) Chip의 Function	left right cross check based on stereo matching
적용된(될) Chip의 Application	3D vision systems
Biz 범위	• 기술지원 가능함
Deliverable	Data Sheet , Verilog DB
Function Diagram	* 현재파일 : blockbiagram.png
Data Sheet	있음(File을 등록하고, Provider의 승인/NDA 체결 후 전달하겠음) * 현재파일 : LR CROSS CHECK based on stereo matching IP.docx
Silicon Proven Report	없음(자체 보유한 Silicon Proven Report가 없음) 현재 등록된 파일이 없습니다.
정보공유 여부	N